

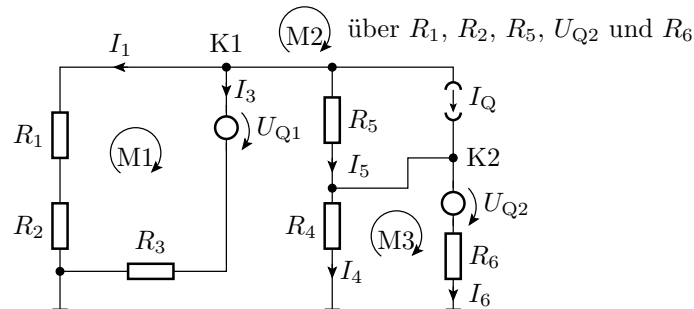
Prüfungsklausur Elektronik I (WS 2023/2024)

Hinweise: Die Bearbeitungszeit beträgt 90 Minuten. Schreiben Sie die Lösungen, so weit es möglich ist, auf die Aufgabenblätter. Tragen Sie Namen, Matrikelnummer und Studiengang in die nachfolgende Tabelle ein und schreiben Sie auf jedes zusätzlich abgegebene Blatt ihre Matrikelnummer.

Name	Matrikelnummer	Studiengang	Punkte	ZPHÜ*	Note

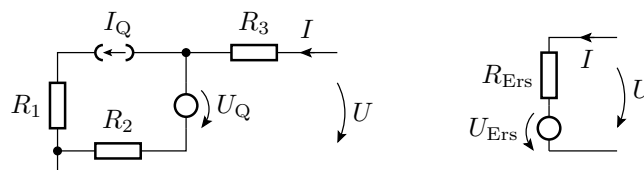
* Zusatzpunkte für Hausübungen

Aufgabe 1: Gegeben ist das nachfolgende Zweipolnetzwerk:

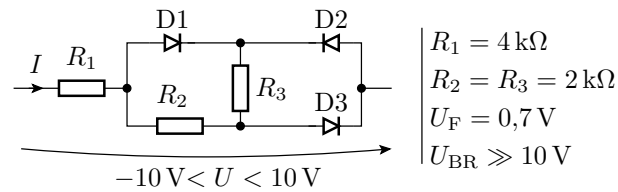


- Stellen Sie die Gleichungen für die eingezeichneten Knoten und Maschen mit den eingezeichneten Strömen als Unbekannte auf. 3P
- Fassen Sie die Knoten- und Maschengleichungen zu einer Matrixgleichung zur Berechnung des Vektors der unbekanntenen Ströme zusammen. 2P

Aufgabe 2: Bestimmen Sie für den nachfolgenden funktionsgleichen rechten Zweipol die Ersatzspannung U_{Ers} und den Ersatzwiderstand R_{Ers} . 2P



Aufgabe 3: Gegeben ist die folgende Schaltung mit Dioden:

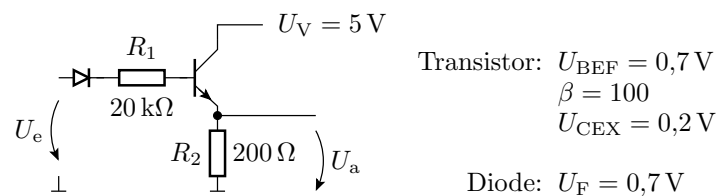


Zeichnen Sie für die 4 möglichen Arbeitsbereiche die linearen Ersatzschaltungen. 2P

Bestimmen Sie für jeden Arbeitsbereich den Strom I in Abhängigkeit von U . 2P

In welchem Bereich der Spannung U gilt jede dieser Ersatzschaltungen? 2P

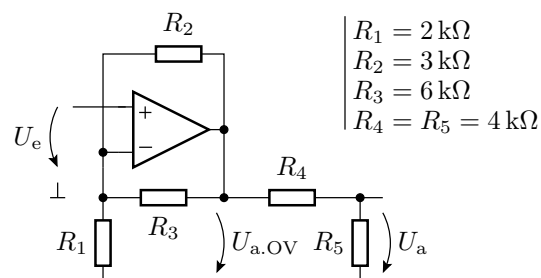
Aufgabe 4: Gegeben ist die nachfolgende Transistorschaltung.



a) Zeichnen Sie die lineare Ersatzschaltung mit dem Transistor im Normalbereich. 1P

b) Bestimmen Sie die Übertragungsfunktion $U_a = f(U_e)$ sowie die untere und die obere Grenze der Eingangsspannung, für die die Ersatzschaltung gilt. 3P

Aufgabe 5: Gegeben ist die folgende Operationsverstärkerschaltung.



a) Wie groß ist die Ausgangsspannung U_a in Abhängigkeit von der Eingangsspannung U_e ? 2P

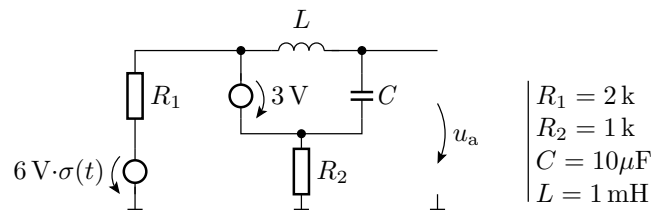
b) Wie groß ist der Eingangsspannungsbereich für einen Ausgangsspannungsbereich des Operationsverstärkers von $U_{a.OV} \in \pm 6 \text{ V}$? 1P

Aufgabe 6: Entwerfen Sie ein FCMOS-Gatter mit der logischen Funktion:

$$z = \overline{x_1 (x_2 \vee x_4) \vee \bar{x}_3 (x_3 (\bar{x}_5 \vee x_5)) \vee x_1 (x_2 \vee x_3) \vee x_1 (x_2 \vee x_3 x_4)}$$

- a) Minimieren Sie die Schaltfunktion f_p für das PMOS-Netzwerk und f_n für das NMOS-Netzwerk. 2P
- b) Zeichnen Sie die Schaltung des Gatters. 2P

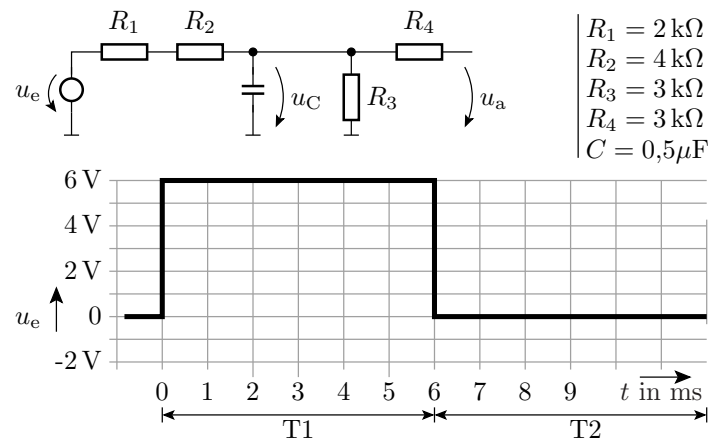
Aufgabe 7: Gegeben ist die nachfolgende Schaltung:



- a) Zeichnen Sie für den stationären Zustand vor dem Sprung, den Sprungmoment und den stationären Zustand lange nach dem Sprung die Ersatzschaltungen. 3P
- b) Bestimmen Sie für alle drei Ersatzschaltungen die Ausgangsspannung, den Strom durch die Induktivität und die Spannung über der Kapazität: 3P

vor	im Sprungmoment	nach
$U_a^{(-)} =$	$u_a(0) =$	$U_a^{(+)} =$
$I_L^{(-)} =$	$i_L(0) =$	$I_L^{(+)} =$
$U_C^{(-)} =$	$u_C(0) =$	$U_C^{(+)} =$

Aufgabe 8: Gegeben ist die folgende Schaltung und der Verlauf der Eingangsspannung.



- a) Transformieren Sie die Schaltung in eine funktionsgleiches geschaltetes RC-Glied. 2P
- b) Gegen welche stationären Werte streben die Spannungen u_C und u_a in den eingezeichneten Zeitintervallen T1 und T2 und mit welcher Zeitkonstante? 3P
- c) Skizzieren Sie den Verlauf der Ausgangsspannung u_a im Zeitbereich von 0 bis 12 ms ($u_C(0) = 0$). 1P

