# Informatikwerkstatt, Foliensatz 8 Timer

# G. Kemnitz

# 1. Dezember 2020

Inhalt:

Inhaltsverzeichnis					Drehzahlsteuerung		
1	Wied	erholung	1		3.1 Prinzip und Motortest	9	
2	Timer		2		3.2 Treiber $pwm \ll \ldots \ldots \ldots$		
-	2.1 F	$\hat{u}$ nktionsweise	2		$3.3  \text{Treibertest}  \dots  \dots  \dots  \dots  \dots  \dots  \dots  \dots  \dots  $	13	
	2.2 T	Timer 3	5				
	2.3 E	Experimente	5	4	Aufgaben	15	

Interaktive Übungen:

- 1. Normalmodus (F8-test\_timer/test\_timer).
- 2. CTC-Modus (F8-test\_timer/test\_timer).
- 3. PWM (F8-test\_timer/test\_timer).

# 1 Wiederholung

# Geplantes Task-Scheduling



- Wenn der Haupt-Task keine Arbeit hat, fragt er reihum die EA-Tasks ab, ob sie bereit sind. Wenn einer bereit ist, Abarbeitung bis zum Start der nächsten Ein- oder Ausgabe.
- Falls kein Task bereit ist, wiederholt der Haupt-Task die Abfrage zyklisch.
- Nach Abarbeitung aller bereiten EA-Tasks hat der Haupt-Task möglicherweise wieder Daten für seine Fortsetzung.
- Wie kann man in einem solchen »nebenläufigen« Ablauf echte Zeiten messen, einstellen, eine Systemuhr programmieren, …? (Für ein Fahrzeugsteuergerät unentbehrlich.)

# 2 Timer

### Timer

Ein Timer ist eine Hardware-Einheit aus Zähl-, Vergleichs-, Konfigurationsregistern, ... zur

- Erzeugung von Wartezeiten,
- zeitgesteuerten Ereignisabarbeitung,
- Erzeugung pulsweitenmodulierter (PWM-) Signale und
- Pulsweitenmessung.

PWM-Signale dienen

- zur Informationsübertragung z.B. an Modellbauservos und
- zur stufenlosen Leistungssteuerung, z.B. unserer Motoren.



### 2.1 Funktionsweise

Aufbau und Funktionsweise eines Timers



- Kern eines Timers ist ein Zählregister mit einem vom Programm zuschaltbaren programmierbaren Takt.
- Die Ereignisbits (Überlauf, Gleichheit, externe Flanke) sind vom Programm les- und löschbar.

#### Normalmodus



- Zählregister zählt zyklisch bis zum Überlauf.
- Beim Überlauf wird ein Überlaufbit und bei Gleichheit mit einem Vergleichsregister ein Vergleichsereignisbit gesetzt.
- Beispiel Wartefunktion:

# CTC- (Clear Timer on Compare Match) Modus



```
void Schrittfunktion Uhr(){
    if (<Vergleichs-Rücksetz-Ereignis>)
      <lösche Ereignisbit, schalte Uhr weiter>
}
```

### **PWM-Erzeugung**



• Pulsgenerierung z.B. zur Motoransteuerung ohne Schrittfunktion.

# Symmetrische $\mathbf{PWM}^1$



- Endvergleichswert schaltet die Zählrichtung um.
- Bei Gleichheit und Hochzählen wird die Ausgabe ein- und bei Gleichheit und Abwärtszählen ausgeschaltet.
- Bei dieser und der vorherigen PWM kann auch eine invertierte Ausgabe programmiert werden, so dass der Vergleichswert statt der Ausschalt-, die Einschaltzeit festlegt.

### Pulsweitenmessung



- Externes Ereignis (Schaltflanke) bewirkt Übernahme des Zählwerts in das Übernahmeregister.
- Programmgesteuerte Differenzbildung der Übernahmewerte zwischen den Übernahmeereignissen.

Der Zeitmessmodus von Timern wird in dieser Veranstaltung nicht genutzt.

### Timer des ATMega2560

- Zwei 8-Bit Timer (0 und 2).
- Vier 16-Bit-Timer (1, 3, 4 und 5).

Die Bit-Anzahl beschreibt die Größe der Zähl- und Vergleichsregister.

Nutzung der Timer in den Beispielprojekten:

- Timer 0: Treiber »wegmess« Abtastintervall.
- Timer 1: Treiber »comir\_tmr« Programmuhr und Wartezeitzähler.
- Timer 3:
  - Timer- und Interrupt-Experimente.
  - Treiber »comir\_PC« Empfangs-Timeout.
- Timer 5: Treiber »pwm« Motor-PWM.

Die ungenutzten Timer 2 und 4 sind noch frei für andere Aufgaben, z.B. als Timeout-Zähler für den Bluetooth-Empfang.

<sup>&</sup>lt;sup>1</sup>Im Datenblatt unseres Prozessors ist das die phasenrichtige und die vorhergehende normale PWM die schnelle (Fast-) PWM.

Timer 3: 16-Bit, Normal-, CTC-, PWM-Mode

# 2.2 Timer 3

#### $\mathbf{CS}$ Taktauswahl TCCR3B(2:0) wenn PWM-Mode COM3.. Ausgabemodus in TCCR3A COM3B=0b10, ... TOV3 Ereignisbits TIFR3.0 PE4 OCF3.. Ereignisbits in TIFR3 PEiProzessorausgang PE. 000 kein Takt 16-Bit-Vergleichs- $8\,\mathrm{MHz}$ 001 register (OCR3A) $1\,\mathrm{MHz}$ 010OCF3A $1/8 \,\mathrm{MHz}$ -011gleich $1/32 \,\mathrm{MHz}$ 1001/128 MHz -10116-Bit-Zähl-TOV3 110S register (TCNT3) Über-111 lauf $\frac{1}{CS}^{3}$ Löschen durch Schreiben einer "1"

• Modusauswahl: WGM(3:0) in TCCR3A und TCCR3B.

# Betriebsarten (Auswahl)

$\operatorname{Bit}$	7	<b>6</b>	5	4	3	2	1	0
TCCR3A							WGM1	WGM0
TCCR3B				WGM3	WGM2	CS2	CS1	CS0

WGM	Betriebsart	max. Zählwert
0b0000	normal	$0 \mathrm{xFFFF}$
0b0100	CTC	OCR3A
0b0001	sym. $PWM^{(*1)}$ , 8 Bit	0 x 0 0 FF
0b0011	sym. $PWM^{(*1)}$ , 10 Bit	0x03FF
0b1011	sym. $PWM^{(*1)}$ , OCR	OCR3A
0b0101	fast $PWM^{(*2)}$ 8 Bit	0x00FF
0b0111	fast $PWM^{(*2)}$ 10 Bit	0x03FF
0b1111	fast $PWM^{(*2)}$ , OCR	OCR3A

<sup>(\*1)</sup> symmetrische oder phasenausgerichtete PWM.

<sup>(\*2)</sup> Schnelle oder normale PWM.

### 2.3 Experimente

### Normalmodus, LED mit Timer hochzählen

• Timer im Normalmodus (WGM(3:0)=0) und CS=011:



• Bei jedem Überlauf des Zählregisters nach 2<sup>16</sup> Zählschritten, Überlaufsereignisbit löschen und LED-Ausgabe weiterzählen. LED-Zählfrequenz:

$$f_{\rm LED} = \frac{\frac{1}{8}\,{\rm MHz}}{2^{16}} = 1.9\,{\rm Hz}$$



- Projekt F8-test\_time\test\_timer öffnen.
- Alle außer erste Main-Funktion auskommentiert lassen.
- Übersetzen. Start im Debugger M. Continue .
- LED-Zählfrequenz kontrollieren.
- Anhalten II. Unterbrechungspunkt wie im Bild setzen.
- Continue 🕨 bis 🤍.

IO-View am Unter	■  ② TIMER_COUNTER_3						
	Name	Address	Value	Bits			
	TIFR3	0x38	0x0F				
	OCF3A		0x01				
	O TOV3		0x01				
	TIMSK3	0x71	0x00				
	TCCR3A	0x90	0x00	000000000			
	TCCR3B	0x91	0x03				
	WGM3		0x00				
	CS3		0x03				
	C TCNT3	0x94	0x0000	0000000 0000000			
	OCR3A	0x98	0x0000	cooocooo ooocoooo			

»TOV3« gesetzt. Zähler »TCNT3« null, warum? »OCF3A« ist auch gesetzt, da »OCR3A==0« in jedem Zählzyklus erreicht wird und »OCF3A« nie gelöscht wird.

# CTC-Modus, umschaltbare Zähltaktperiode



LED-Zähltakt:

$f_{ m LED} = rac{rac{1}{128}{ m MHz}}{{ m OCR3A}} ~{ m mit}~{ m OCR3A}{=}8{+}(1<<\!sw)$										
$\mathbf{sw}$	0000	0010	0100	1000	1001	1010	1011	1100		
OCR3A	1+8	4+8	16 + 8	264	520	1034	2056 +	4104		
$\frac{f_{\text{LED}}}{\text{Hz}}$	868	651	326	30	15	7,6	$_{3,8}$	1,9		

### Testprogramm:

- Timer und LED-Ausgabe initialisieren.
- Wiederhole immer
  - Warte, bis Vergleichsbit »OCF3A« gesetzt.
  - LED-Ausgabe weiterzählern.
  - Vergleichsbit »OCF3A« löschen.
  - neuen Vergleichswert aus der Schaltereingabe bestimmen und in OCR3A schreiben.

```
#include <avr/io.h>
int main(void){
                     // Schaltermodul an JA oben
  TCCR3A = 0;
                     // WGM3[1:0] = 0
                     // WGM3[3:2] = 1, CS3=0b101
  TCCR3B = 0b1101;
  DDRJ = 0xFF;
  OCR3A = (1<<(PINA&0xF))+8; // Vergleichswert
  while(1){
    if (TIFR3 & (1<<OCF3A)){// Warte auf Gleichheit
      PORTJ++;
                            // Erhöhe Led-Ausgabe
      TIFR3 = (1 < < OCF3A);
                           // Lösche Vergleichsbit
      OCR3A = (1<<(PINA&0xF))+8;// neuer Vgl.-Wert
 }
}
```

- Im Projekt F8-test\_time\test\_timer alle außer zweite Main-Funktion auskommentieren.
- Schaltermodul an Port A oben anstecken. SW(4:1)=1100.
- Übersetzen. Start ( $\mathbb{M}$ ,  $\mathbb{N}$ ). Kontrolle Zähltakt  $\approx 2$  Hz.
- Schalterwert erhöhen/verringern und Frequenz kontrollieren.



• LD4, LD5: LEDs auf PMOD8LD an JE

Testprogramm:

- Timer initialisieren.
- Endlosschleife, die nichts tun muss.
- LED-Modul »PMOD8LD« an JE<sup>2</sup>.
- Im Projekt F8-test\_timer\test\_timer alle außer dritte Main-Funktion auskommentieren.
- Übersetzen. Start im Debugger M. Continue .
- Kontrolle:
  - Blinkperiode:  $\frac{0 \times 8000}{128} \mu s \approx 2,56 s$
  - Ausschaltzeit LED4 25%:  $\frac{0 \times 2000}{128} \mu s \approx 0.64 s$
  - Ausschaltzeit LED5 50%:  $\frac{0 \times 4000}{128} \mu s \approx 1,28 \, s$
- Anhalten Ⅲ. Unterbrechungspunkt siehe nächste Folie setzen. Continue ▶ bis ⊋ und Kontrolle der SFR-Werte.
- Ausprobieren mit anderen Haltepunkten, Pulsbreiten, ...

```
#include <avr/io.h>
int main(void){
  // Aktivierung der PWM-Ausgänge
  TCCR3A = 0b10<<COM3B0 | 0b10<<COM3C0 | 0b11;</pre>
                        // WGM3[3:2] = 0b11, CS3=0b101
  TCCR3B = 0b11101;
                        // Zählperiode
  OCR3A = 0x8000;
  OCR3B
        = 0 \times 2000;
                        // PE4 ein nach 25% Periode
                        // PE5 ein nach 50% Periode
  OCR3C = 0x4000;
  DDRE = 0xFF;
  while(1){
    if (TIFR3 & (1<<OCF3A))
      TIFR3 = (1<<0CF3A);
    if (TIFR3 & (1<<OCF3B))
      TIFR3 = (1 < OCF3B);
    if (TIFR3 & (1<<OCF3C))
      TIFR3 = (1 < 0 CF3C);
  }
```

<sup>&</sup>lt;sup>2</sup>Ausgabe PE4 an LD4 und PE5 an LD5.

TIMER_COUNTER_3									
Name	Address	Value	Bits						
TIFR3	0x38	0x03							
OCF3C		0x00							
OCF3B		0x00							
OCF3A		0x01							
TCCR3A	0x90	0x2B							
🗎 СОМЗА		0x00							
🗎 СОМЗВ		0x02							
🗎 СОМЗС		0x02							
🗉 🕘 TCCR3B	0x91	0x1D							
CNT3	0x94	0x0000	0000000 00000000						
OCR3A	0x98	0x8000	•••••••						
OCR3B	0x9A	0x2000	0000000 00000000						
OCR3C	0x9C	0x4000	CO0CCO0 000C0000						

• Werte der Timer-Register am Haltepunkt:

• Verringern Sie den CS-Wert im Debugger am Unterbrechungspunkt auf CS=0b100.

Unterbrechungspunkt löschen und Continue 🕨.

Wie ändert sich die Pulsperiode und die relative Pulsbreite?

- Schlagen Sie im Prozessordatenblatt nach, was mit COM3B und COM3C eingestellt wird. Programmänderung, so dass die LED-Ausgaben an PE4 und PE5 gegenüber dem Vorgabeprogramm invertiert werden.
- Die » OCR...« Werte lassen sich nicht im Debugger ändern, bzw. beim nächsten Debugger-Stopp steht wieder der alte Wert in den Registern. Workaround: Wertezuweisung aus einer Variablen in der Hauptschleife und Änderung der Variablenwerte im Debugger.
- Eine PWM mit einer Taktperiode im Millisekundenbereich wird später zur Steuerung der Motorgeschwindigkeit genutzt.

# 3 Drehzahlsteuerung

# 3.1 Prinzip und Motortest

### Drehzahlsteuerung durch Pulsweitenmodulation

Pulsweitenmodulation (PWM) schaltet die Motoren schnell ein und aus. Drehzahlsteuerung über die relative Einschaltzeit.



An den Antriebsbaugruppen erfolgt die Einstellung

- der Drehrichtung über ein Richtungsbit Dir und
- der relativen Pulsbreite mit dem En- (Enable-) Signal.

Achtung: Der Wert von Dir darf nur bei EN=0 geändert werden!

# Anschluss der Motoren an den Mikrorechner



- Antriebsmodule: Motor, Untersetzungsgetriebe, rotierender Magnet + Hallsensoren zum Zählen der Winkelschritte.
- PmodHB5: H-Brücke, angesteuert über Dir und En. Rückgabe der Hallsensorsignale an den Mikrorechner.

# Praktischer Aufbau



- 2×H-Brücke PmodHB5 über Y-Kabel an JL,
- Motoren an die H-Brücken stecken,
- JLX »gekreuzt (=)« (Pin-Tausch PL0 und PL4),
- Spannungsversorgungsdrähte zuschneiden und anschrauben.

# Motoren ausprobieren

- Beliebiges Projekt im Debugger starten 💹. Anhalten.
- I/O > Port L aufklappen.
- Zum Motortest DirA (PL0), DirB (PL1), EnA (PL4) und EnB (PL5) auf Ausgang und Ausgabewerte setzen. DIR nur bei EN=0 ändern!

			$ \begin{array}{c} (R) \\ (R) $
<pre>int main(voi</pre>	d){	SB SA EN EN	SB SA DI DI
DDRL 0x10A (	)x33		
PORTL 0x10B	0x01		
Motor A vorwa Motor A rückv Motor B vorwa Motor B rückv	ärts värts ärts värts		

al-mound L

- Motoren vor- und rückwärts drehen lassen.
- Kontrolle der Sensorausgaben mit Multimeter<sup>3</sup>.

### 3.2 Treiber »pwm«

# Treiber »pwm« für die Drehzahlsteuerung



- Der Treiber erwartet die dargestellte Hardware und erzeugt die Dir- und En-Signale für beide Motoren.
- Die gepulsten En-Signale generiert Timer 5 im PWM-Modus an PL4 und PL5.

<sup>&</sup>lt;sup>3</sup>Die Anzeige von »PINL« wird nur bei Programm-Start-Stop aktualisiert.

### Timer-Einstellung für die Enable-Signale



#### Funktionen des Treibers

- Keine privaten Daten.
- Initialisierungsfunktion.
- Keine Schrittfunktion.
- Jeweils eine Funktion für Stopp und Start beider Motoren.
- Jeweils eine Funktion zur Einstellung der Pulsbreite.

Initial is ierung s funktion:

```
void pwm_init(){
  DDRL =0b00110011; //EN und DIR als Ausgänge
  pwm_stop(); //Zähltakt und PWM aus ...
  TCCR5C = 0b00000000;//Zählregister löschen
  OCR5A = 0x2000; //Periodenregister (ca. 1ms)
  OCR5B = 0; //Motor R: Pulsbreite 0
  OCR5C = 0; //Motor L: Pulsbreite 0
}
```

Stoppfunktion für beide Motoren: Zähltakt und PWM-Ausgabe aus.

```
void pwm_stop(){
  TCCR5A = 0; //PWM ausschalten
  TCCR5B = 0; //Zähltakt aus
  PORTL = 0; //Enable (Motoren) ausschalten
}
```

Startfunktion für beide Motoren: Zähltakt und PWM-Ausgabe ein.

```
void pwm_start(){
    //COM5B/C=Ob10 (PWM-Ausgänge ein)
    TCCR5A = 0b00101011;
    //WGM=Ob1111 CS=Ob001 (Takt ein)
    TCCR5B = 0b00011001;
}
```

Übergabe der Pulsbreite für den rechten Motor:

```
void pwm_set_R(int16_t pwm){
    if (pwm>=0){
        OCR5B = pwm;
        PORTL |=1; //DIR-Bit (PLO) setzen
        else{
            OCR5B = -pwm;
        PORTL &= ~1; //DIR-Bit (PLO) löschen
}
```

- Der Geschwindigkeitswert ist 16-Bit vorzeichenbehaftet.
- Bei Betragswerten größer Periodenwert bleibt das Freigabesignal dauerhaft an.
- In der Funktion für den linken Motor

void pwm\_set\_L(int16\_t pwm);

ist »OCR5B« durch »OCR5C« und »PL0« durch »PL1« zu ersetzen.

### 3.3 Treibertest

### Das Testprogramm

Das Testbeispiel nutzt außer »pwm.h«:

#include "comir\_pc.h" //PC-Eingabe
#include "comir\_tmr.h" //Bewegungsdauer

In »comir pc.h« sind die Puffergrößen geändert auf<sup>4</sup>:

#define COM\_PC\_RMSG\_LEN 6 //Empfang 6 Byte
#define COM\_PC\_SMSG\_LEN 0 //keine Sendenachricht

Das Hauptprogramm:

```
uint8_t msg[COM_PC_RMSG_LEN];
int main(void){
    int16_t pwm; uint16_t time;
    com_pc_init(); // Init. PC-Kommunikation
    pwm_init(); // Init. Motor-Treiber
    tmr_init(); // Init. Timer-Treiber
```

<sup>&</sup>lt;sup>4</sup>Den Treiber »comir\_pc.c« behandeln wir noch, und zwar nach den Interrupts.

- In der Enlosschleife wird auf eine 6-Byte-Nachricht gewartet.
- Wenn sie eintrifft, werden die PWM-Werte gesetzt, der Timer und die Bewegung gestartet.
- Nach der Wartezeit wird der Motor ausgeschaltet<sup>5</sup>.

```
//Interrupts global ein
sei();
while(1){
 if (com_pc_get(msg)){ //wenn neue Nachricht
  pwm = msg[0] < <8 | msg[1];
  pwm_set_R(pwm);
                       //PWM-Wert für Motor R
 pwm = msg[2] < <8 | msg[3];
  pwm_set_L(pwm);
                      //PWM-Wert für Motor L
  time = msg[4] <<8 | msg[5];
  tmr_start(time, 0); //Timer Kanal 0 starten
 pwm_start();
}
                       //PWM (Motoren) starten
 if (!tmr_restzeit(0)) //wenn Timer abgelaufen
  pwm_stop();
                       //PWM und Motoren aus
```

#### Treiber »pwm« ausprobieren

- Hardware-Aufbau siehe Seite 10.
- PmodUSBUSART an JH oben und USB-Verbindung zum PC.
- JHX und JLX auf »gekreuzt (=)«.
- Projekt »F11-test\_pwm\test\_pwm« übersetzen und starten.
- HTerm starten. 8N1 9600 Baud. Com Auswahl. Connect.

### Erstellung weiterer Testbeispiele

- Die Motoren werden mit 6-Byte-Nachrichten  $B_0B_1 \dots B_5$   $(B_i Byte i)$  angesteuert.
- Byte  $B_0$  und  $B_1$  definieren die relative Pulsbreite Motor R:

$$\eta_{\rm R} = \begin{cases} 1 & B_0 \ge 0x20\\ \frac{|16 \cdot B_0 + B_1|}{0x2000} & B_0 < 0x20 \end{cases}$$

• Byte  $B_2$  und  $B_3$  definieren die relative Pulsbreite Motor L:

$$\eta_{\rm L} = \begin{cases} 1 & B_2 \ge 0 \text{x} 20\\ \frac{|16 \cdot B_2 + B_3|}{0 \text{x} 2000} & B_2 < 0 \text{x} 20 \end{cases}$$

• Byte  $B_4$  und  $B_5$ , auch zusammen als Dezimalzahl eingebbar, definieren die Bewegungsdauer:

$$t = \frac{16 \cdot B_3 + B_4}{10} \,\mathrm{s}$$

<sup>&</sup>lt;sup>5</sup>Die Funktion »sei()« und andere interrupt-bezogene Features können ausprobiert werden. Grob umrissen geht es darum, dass die Schrittfunktionen nicht mehr zyklisch vom Programm, sondern von der Hardware bei Ereigniseintritt aufgerufen werden.

# 4 Aufgaben

# Aufgabe 8.1: Abarbeiten der Experimente

- 1. Normalmodus, LED mit Timer hochzählen.
- 2. CTC-Modus, umschaltbare Zähltaktperiode.
- 3. Experiment PWM, Pulsbreite mit LEDs visualisieren.
- 4. Anschluss ud Ausprobieren der Motoren.
- 5. Treiber »pwm.c« ausprobieren. (Besser noch eine Woche warten.)

### Aufgabe 8.2: Warteschleife mit Timer

- 1. Ersetzen Sie im Projekt »bit\_io3\_mod«, Foliensatz 2 in »Warte\_1s()« in »myfunc.c« die Wartezählschleife durch eine Wartefunktion mit Timer 3 (Normalmodus).
- Testen Sie bei dem Originalprogramm, wie stark die Wartezeit bei Übersetzung mit »-O0«, »-O1« und »-O2« vom Sollwert 1s abweicht.
- 3. Wiederholen Sie die Tests mit dem modifizierten Programm.

Hinweise:

- Festlegen eines geeigneten Vorteiler- und Timer-Startwerts.
- Programmstruktur der Wartefunktion:

### Aufgabe 8.3: PWM-Helligkeitssteuerung

Ändern Sie im Experiment PWM ab Folie 7 die Einstellungen von Timer 3 so, dass mit einer Periode von 1 ms

- am Ausgang PE4 eine PWM-Signal mit 10% Einschaltzeit und
- am Ausgang PE5 eine PWM-Signal mit 75% Einschaltzeit

ausgegeben wird. Kontrollieren Sie die PWM-Signale

- 1. mit einem LED-Modul an JE (kein flimmern, 10% bzw. 75% Helligkeit) und
- 2. mit dem Logikanalysator (Anstecken der LA-Anschlüsse für Masse, PE4 und PE5 über Doppelstecker an JE, XML-File anpassen, ..., Signalverläufe kontrollieren).